



2GSPS 超高速采集卡&波形发生器

系统性能指标

- 板卡尺寸为 6U cPCI 板。
- 2GSPS 10bit ADC
- 10M 16bit ADC
- 大于 2.0GSPS 12bit DAC
- DDR3 1333 2G 内存条
- 模拟接口为：

时钟输入（小于 1VPP 电平，50 欧匹配负载，输入接口为 SMA 接口）；

ADC 提供模拟单端交流耦合输入（输入接口为 SMA 接口）。

DAC 提供模拟单端交流耦合输出（输出接口为 SMA 接口）。

- cPCI 及高速通信口

- 环境要求

储存温度：-40 摄氏度；

工作温度：C： 0 摄氏度~+55 摄氏度。

I： -20 摄氏度~+65 摄氏度。

● 硬件资源

- 1 个 TMS320 处理器及相应的缓冲资源。
- cPCI 通信接口。
- 高速光纤通信接口。
- 1 片 FPGA 采用 Xilinx 的 XC6V 系列的 XC4VLX240T。
- 电路板 FPGA 装配兼容“XC6VSX315T”和“XC6VLX365T”。
- FPGA 通过总线方式和 PCI 桥芯片相连，理论峰值速率可达 256MB/s。
- 详见自定义引脚。

